

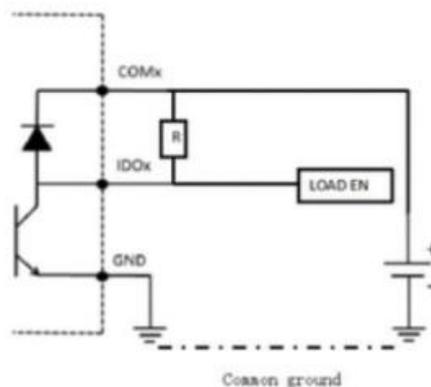
# DIO 配置与插针示例

## 输出接线图示:

### 1 阻性负载接线.

#### 1.1 IDOx 插针布局 (阻性负载):

Pin	DIO Signal	Pin	DIO Signal
1	DI0	11	DO0
2	DI1	12	DO1
3	DI2	13	DO2
4	DI3	14	DO3
5	DI4	15	DO4
6	DI5	16	DO5
7	DI6	17	DO6
8	DI7	18	DO7
9	ECOM1	19	E_GND
10	VCC_ISO	20	PCOM1

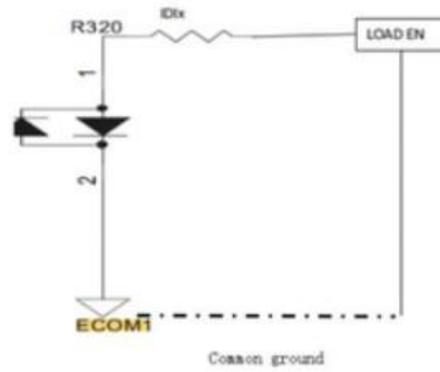


Pin	DIO Signal	Diagram Symbol
p11	DO0	IDOx
p19	E_GND	GND
p20	PCOM1	COMx

1. LOAD是终端设备.
  2. VCC连接到COMx (PCOM1 pinout, pin 20)
  3. GND 是接地 (E\_GND pinout, pin 19)
  4. LOAD(+)连接到IDOx (DO0, pin 11)
  5. LOAD(-) 连接到 GND
  6. 电阻R是I/O输出的每一个比特的上拉电阻。电阻R（建议1KΩ）应一侧连接COMx和电源（+），在另一侧连接IDOx和LOAD终端。
- 注意：GND和电源的负极为公共GND。

#### 1.2 IDIx 插针布局(阻性负载):

Pin	DIO Signal	Pin	DIO Signal
1	DI0	11	DO0
2	DI1	12	DO1
3	DI2	13	DO2
4	DI3	14	DO3
5	DI4	15	DO4
6	DI5	16	DO5
7	DI6	17	DO6
8	DI7	18	DO7
9	ECOM1	19	E_GND
10	VCC_ISO	20	PCOM1



Pin	DIO Signal	Diagram Symbol
p1	DI0	IDix
p9	ECOM1	ECOM1

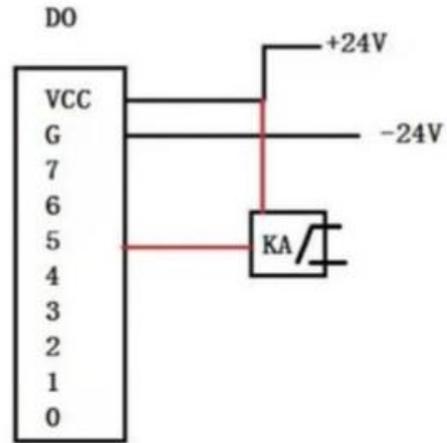
1. LOAD 是终端设备.
2. GND 是 ECOM1 (ECOM1 pinout, pin9 )
3. LOAD(+) 连接到 IDIx (DI0, pin 1), 所以可以通过逻辑控制ON/OFF
4. LOAD(-) 连接到 GND (ECOM1).

**Note:** ECOM1 和电源的负极为公共的 GND.

## 2 感性负载接线.

### 2.1 IDOx 插针布局 (感性负载):

Pin	DIO Signal	Pin	DIO Signal
1	DI0	11	DO0
2	DI1	12	DO1
3	DI2	13	DO2
4	DI3	14	DO3
5	DI4	15	DO4
6	DI5	16	DO5
7	DI6	17	DO6
8	DI7	18	DO7
9	ECOM1	19	E_GND
10	VCC_ISO	20	PCOM1

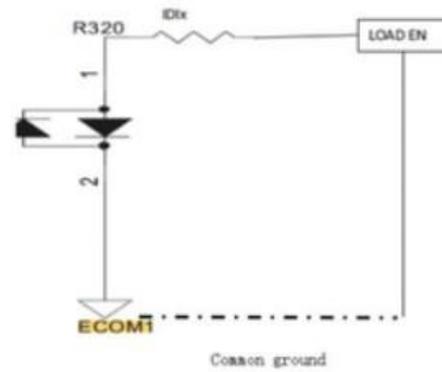


Pin	DIO Signal	Diagram Symbol
p16	DO5	5
p19	E_GND	G
p20	PCOM1	VCC

1. KA 为终端设备.
2. VCC+ 为 +24V 与 VCC (PCOM1 pinout, pin 20)相连
3. VCC- (GND) 为 -24V 与 G (E\_GND pinout, pin 19)相连
4. KA(+) 连接到 +24V 和VCC
5. KA(-) 连接到 5 pin (DO5 pinout, pin 16)

## 2.2 IDIx插针布局 (感性负载) :

Pin	DIO Signal	Pin	DIO Signal
1	DI0	11	DO0
2	DI1	12	DO1
3	DI2	13	DO2
4	DI3	14	DO3
5	DI4	15	DO4
6	DI5	16	DO5
7	DI6	17	DO6
8	DI7	18	DO7
9	ECOM1	19	E_GND
10	VCC_ISO	20	PCOM1



Pin	DIO Signal	Diagram Symbol
p1	DI0	IDIx
p9	ECOM1	ECOM1

5. LOAD 为终端设备.
6. GND 为 ECOM1 (ECOM1 pinout, pin9 )
7. LOAD(+) 连接到 IDIx (DI0, pin 1), 你可以通过逻辑控制 ON/OFF
8. LOAD(-) 连接到 GND (ECOM1).

**Note: ECOM1 和电源负极为公共 GND.**

请注意，在输出接线电路中：

- DIO 信号(DI pins)的接线图，感性负载和阻性负载是一样的。
- DIO 信号( DO pins) 的接线图，感性负载和阻性负载是不同的。

## 输入接线图:

DIO输入可以直接将输入信号连接到相应的输入位, 公共接地应该连接到GND pin.

1. DIO pin连接输入信号.
2. GND 连接到公共接地. (ECOM1 pin9 或E\_GND pin19)

Table 2.9: DIO Port Pin Assignments			
Pin	DIO Signal	Pin	DIO Signal
1	DI0	11	DO0
2	DI1	12	DO1
3	DI2	13	DO2
4	DI3	14	DO3
5	DI4	15	DO4
6	DI5	16	DO5
7	DI6	17	DO6
8	DI7	18	DO7
9	ECOM1	19	E_GND
10	VCC_ISO	20	PCOM1